



UNIVERSIDAD NACIONAL AUTÓNOMA DE MÉXICO

FACULTAD DE INGENIERÍA

Diseño y descripción en VHDL de una IP para una interfaz SPI con técnicas de tolerancia a fallas para aplicaciones en sistemas espaciales.

TESIS

Que para obtener el título de
Ingeniero Eléctrico Electrónico

P R E S E N T A

Juan Misael Martínez Campistrano

DIRECTOR DE TESIS

Dr. Saul de la Rosa Nieves

