



UNIVERSIDAD NACIONAL AUTÓNOMA DE MÉXICO

FACULTAD DE INGENIERÍA

Desarrollo de un módulo I2C con mecanismos  
de tolerancia a fallas en FPGA

T E S I S

Que para obtener el título de

INGENIERO ELÉCTRICO ELECTRÓNICO

PRESENTA:

Guillermo Raúl Saint Martin Robles

DIRECTOR DE TESIS:

Dr. Saúl de la Rosa Nieves



Ciudad Universitaria, CDMX. 2023