



UNIVERSIDAD NACIONAL AUTÓNOMA DE MÉXICO

FACULTAD DE INGENIERÍA

***“REVISIÓN DE ARQUITECTURAS COMPUTACIONALES PARA LA
ASIGNATURA DE ARQUITECTURA DE COMPUTADORAS”***

TESIS

QUE PARA OBTENER EL TÍTULO DE:

INGENIERO ELÉCTRICO-ELECTRÓNICO

PRESENTA:

RUBÉN LÓPEZ LENA VILLASANA

DIRECTOR DE TESIS:

M EN I JORGE VALERIANO ASSEM



CIUDAD UNIVERSITARIA 2010

UNIVERSIDAD NACIONAL AUTÓNOMA DE MÉXICO

*“REVISIÓN DE ARQUITECTURAS COMPUTACIONALES PARA LA
ASIGNATURA DE ARQUITECTURA DE COMPUTADORAS”*

RUBÉN LÓPEZ LENA VILLASANA

Tesis presentada a la Comisión integrada por los profesores:

Ing. Laura Sandoval Montaña.

M. en I. Norma Elva Chávez Rodríguez.

M. en I. Rubén Anaya García.

Ing. Vicente Flores Olvera.

MÉXICO D.F. Octubre 2010

(A mis Padres, hermanos y amigos,
que me apoyaron en la elaboración
de este trabajo.)

AGRADECIMIENTOS

A mis padres por sus palabras, sus consejos, su amor, pero sobre todo por darme la vida y por dejarme la mejor herencia, “mi profesión”.

A mis hermanos, profesores y amigos por brindarme su apoyo y confiar en mí durante mis estudios y realización de la tesis.

Al M. en I. Jorge Valeriano Assem por sustentar, apoyar y guiar este proyecto de tesis.

Gracias también a todos los profesores del jurado por sus valiosos comentarios.