

Conclusiones

Como se menciona en la introducción del presente trabajo de tesis, el objetivo principal es generar herramientas que permitan la adquisición y enseñanza de conocimientos, de manera mucho más rápida y sencilla. El uso del programador lógico modular permite cumplir este objetivo, mediante la simplificación en la programación de módulos lógicos, que hace más sencillo diseñar e implementar soluciones a problemas de control lógico básico.

El uso de la programación en la presente tesis, revela su importancia al ahorrar horas de trabajo, porque mediante el aprendizaje de una sintaxis básica de declaración de módulos (lenguaje SILL1), se pueden crear cientos de combinaciones posibles de programación adaptables a las necesidades del usuario.

El generar el programa en lenguaje ensamblador de manera automática, permite al usuario final ser más eficiente, al no tener que cuidar a detalle la sintaxis de las pocas líneas o hasta cientos de las mismas que pueden componer el mismo. Sin descuidar la calidad en la enseñanza debido a la interacción con otras herramientas de desarrollo, como es el software PUMMA_08+ que da un extra a los alcances de comprensión a nivel de detalle, de los programas diseñados por él usuario.

Los conocimientos adquiridos en el diseño y fabricación de tarjetas electrónicas me permitirán crear sistemas dedicados de menor tamaño físico que el presente, pero con las mismas prestaciones. Lo cual abre un panorama para el diseño futuro de herramientas similares.