

Bibliografía

- Pardo Carpio, Fernando; **VHDL, Lenguaje para modelado y descripción de circuitos**; Universidad de Valencia, 1997
- Roth Jr, Charles H., Lizy Kurian, John; **Digital Systems Design Using VHDL**, ed Thomson, USA 2008
- Cady, Frederick M.; **Microcontrollers and Microcomputers, Principles of software and Hardware Engineering**, Oxford University Press, 1997
- Angulo Usategui, José María *et al*; **Microcontroladores PIC, diseño práctico de aplicaciones**, McGraw Hill, 2006
- Ordoñez Fernández, Gustavo *et al*; **Diseño de multiplicadores Paralelos de 16 bits para FPGAs**; Universidad del Valle, Cali, Colombia, 2004
- Ramos Lara, Rafael *et al*; **Diseño de multiplicadores Digitales usando PLDs de Altera**; Ediciones Técnicas Rede, España, 2001
- Mendías Cuadros, José Manuel; **Estructura y Tecnología de Computadores**; Universidad Complutense de Madrid, 2001
- Funes, M. *et al*; **Estudio comparativo de multiplicadores secuenciales implementados en FPGAs**, Universidad Nacional del Mar de Plata, Facultad de Ingeniería, 2007

Datasheets

- **Flex 10k Embedded programmable logic device family**, Altera
- **Configuration Devices for SRAM-Based LUT Devices Data Sheet**, Altera
- **Quartus II Clasic Timing Analyzer**, Altera

- **University Program Design Laboratory Package**, Altera
- **Max 7000 Programmable Logic Design Family**, Altera
- **PIC18FXX2 Datasheet**, Microchip
- **JHD162A LCD Datasheet**, ETC
- **74LS244, Octal buffer/line driver with 3-state outputs**, ON Semiconductor
- **74LS04, Hex inverting gates**, Fairchild Semiconductor
- **BCD Routines, AN544 Application Note**, Microchip

Páginas de internet

- **Programmable Logic Arrays, FPGA Central**, <http://www.fpgacentral.com/pld-types/pla-programmable-logic-arrays>, consulta: Febrero 2010.
- Shobha, K. R., **Programmable Array Logic**, Ramiah Institute of Technology, http://forum.vtu.ac.in/~edusat/vhdl/krs/PROGRAMMABLE_ARRAY_LOGIC_VHDL_eNotes.pdf, consulta: Febrero 2010.
- **Algoritmos y procesadores Aritméticos**, Universidad del País Vasco, <http://www.ehu.es/acwruvac/Arki1/5Aritmet/arit2cas.pdf>, consulta: Marzo 2010.