

Índice general

Agradecimientos	
Introducción	3
I. Problemática y objetivo	
1.1. Problemática	5
1.2. Objetivo	5
1.3. Análisis del problema	6
II. Antecedentes	
2.1. Generadores de señales	8
2.1.1. Generadores de funciones	9
2.2. Generación de onda	10
2.3. Dispositivos lógicos programables	12
2.4. Distorsión armónica total	14
III. Diseño	
3.1. Selección del generador	16
3.2. Selección de frecuencias	24
3.3. Etapa lógica	28
3.4. Etapa de amplificación	35
3.5. Etapa de alimentación	40
3.6. Construcción	41
IV. Pruebas	
4.1. Señal sinusoidal	48
4.1.1. THD	50
4.2. Señal cuadrada	53
4.3. Señal triangular	56
Conclusiones	59
Bibliografía	61