



**UNIVERSIDAD NACIONAL AUTÓNOMA
DE MÉXICO**

FACULTAD DE INGENIERÍA

**“EXTRACCIÓN DEL MODELO DE
CIRCUITO EQUIVALENTE DE
PEQUEÑA-SEÑAL DE TRANSISTORES
FinFET”**

TESIS

QUE PARA OBTENER EL TITULO DE:

**INGENIERO EN
TELECOMUNICACIONES**

PRESENTA:

LORENZO ANTONIO FLORES

ASESOR:

DR. JULIO CÉSAR TINOCO MAGAÑA

MÉXICO D.F. 2011



AGRADECIMIENTOS

A la Universidad Nacional Autonomía de México y a la Facultad de Ingeniería por permitirme realizar mis estudios de licenciatura.

Un agradecimiento especial al Dr. Julio César Tinoco Magaña por darme la oportunidad de realizar este trabajo de Tesis y por todo el apoyo y dedicación.

A los honorables miembros del jurado:

Presidente: Dr. Miguel Moctezuma Flores
Secretario: M.I. Juventino Cuéllar González
Vocal: Dr. Julio César Tinoco Magaña
1er. Suplente: Dr. José María Matías Maruri
2do. Suplente: M. I. Selene Pérez García